

<b>GRADO/S EN LOS QUE SE IMPARTE LA ASIGNATURA</b>	Grado en Ingeniería Informática en Sistemas de Información
<b>NOMBRE DE LA ASIGNATURA</b>	Diseño de Circuitos Lógicos Asistido por Ordenador
<b>PROFESOR/ES/AS</b>	Miguel Ángel Rabanillo de la Fuente
<b>CÓDIGO</b>	105938
<b>CURSO</b>	3º
<b>METODOLOGÍAS DOCENTES</b>	
Indique brevemente las metodologías utilizadas	
<ul style="list-style-type: none"> <li>- Documentos teóricos</li> <li>- Supuestos prácticos</li> <li>- Videos</li> <li>- Clase On-line</li> </ul>	
<b>EVALUACIÓN</b>	
Indique brevemente el sistema de evaluación	
<ul style="list-style-type: none"> <li>- Desarrollo de ejercicios prácticos (<i>evaluación continua</i>)</li> <li>- Prueba escrita online</li> </ul>	